

# 「低消費電力マルチコア・シンポジウム」

## ---情報家電用マルチコアチップ・コンパイラ・API---

<http://www.kasahara.cs.waseda.ac.jp/index.ja.html>

2008年11月14日(金)

早稲田大学理工学術院 55N 号館 1 階, 〒169-8555 新宿区大久保 3-4-1

アクセス: <http://www.sci.waseda.ac.jp/campus/index.html>

<講演会> 午後 3:00~6:00 大会議室

<デモ・懇親会> 午後 6:15~8:00 第1会議室

参加費無料・事前登録不要

主催 早稲田大学 IT 研究機構アドバンストチップマルチプロセッサ研究所

後援: 独立行政法人 新エネルギー・産業技術総合開発機構

早稲田大学 GCOE アンビエント SoC 教育研究の国際拠点

マルチコアプロセッサは、携帯電話、デジタルテレビ、Blu-ray レコーダ、ビデオカメラ、カーナビのような情報家電機器、ロボット、自動車のようなリアルタイム制御システムから、PC、サーバ、スーパーコンピュータまで、身の回りの多くの情報システムで、高性能化、低消費電力化のために採用されています。

本シンポジウムでは、NEDO「リアルタイム情報家電用マルチコア」プロジェクトで開発されたマルチコアチップ、並列化コンパイラ、各社のマルチコア上でのアプリケーションプログラムの移植性を高めリアルタイム低消費電力並列処理を可能とするマルチコア用 API (OSCAR API)等を含め、最先端の情報家電用マルチコアとソフトウェア技術を、講演・デモを通し、ご紹介できます。

\*OSCAR API は上記 NEDO プロジェクトにて産官学共同で開発されたソフトウェアインターフェイスです。

## プログラム

### <講演> (講演者敬称略)

3:00-3:05 ご挨拶

3:05-3:25 リアルタイム情報家電用マルチコア・アーキテクチャ・コンパイラ・API  
早稲田大学 笠原博徳

3:25-3:50 リアルタイム情報家電マルチコア用 OSCAR API  
早稲田大学 木村啓二

3:50-4:10 低消費電力情報家電用マルチコア: RP1, RP2  
(株) ルネサス テクノロジ 伊藤雅之

4:10-4:30 マルチコア API 解釈コンパイラの開発  
(株) 日立製作所 佐藤真琴

4:30-4:40 休憩

4:40-5:00 SpursEngine のアーキテクチャとその狙い  
(株) 東芝 前田誠司

5:00-5:20 低消費電力マルチコア MPCore とソフトウェア技術  
日本電気 (株) 枝廣正人

5:20-5:40 UniPhier プラットフォームにおけるマルチプロセッサ  
パナソニック (株) 木村浩三

5:40-6:00 低消費電力 FR1000 マルチコアプロセッサ  
(株) 富士通研究所 鈴木貴久

### <マルチコア・チップ・コンパイラ・API デモ及び懇親会> (軽食)

6:15-8:00 (株) 東芝, 日本電気 (株), パナソニック (株), (株) 日立製作所,  
(株) 富士通研究所, (株) ルネサス テクノロジ, 早稲田大学によるデモ

[問合せ先] 早稲田大学 アンビエント GCOE 東京事務局 菊池雅子

〒167-8555 東京都新宿区大久保 3-4-1 63 号館-5F-20

TEL: (03) 5155-5822 E-Mail: GCOE-ASOC@list.waseda.jp